

Stanovisko školitele k disertační práci

Ing. Vojtěch Mates je studentem doktorského studia nyní v kombinované formě na ÚIFS FIT v Brně od roku 2008. Po celou tuto dobu se zabýval problematikou související s návrhem vestavěných systémů s aplikačně specifickými procesory. Podrobněji řečeno šlo o problematiku překladačů pomocí konfigurovatelných překladačů, architektury procesorů a optimalizace aplikačně specifických procesorů.

Na tématu disertační práce pracoval po celou dobu studia zodpovědně a systematicky. I když práci odevzdává až po 7 letech, problematikou se zabýval nepřetržitě zejména v rámci práce na grantových projektech. V letech 2007 až 2009 byl zapojen do řešení projektu MPO FT-TA3/128, od roku 2009 je zapojen v projektu MPO FR-TI/038. Dále byl v letech 2010-2013 zapojen do evropského projektu SMECY a od roku 2012 do evropského projektu PaPP. Od roku 2014 se podílí na řešení projektů Artemis ALMARVI a EMC2.

Výsledky svého výzkumu publikoval na několika významných mezinárodních konferencích týkající se přímo úzkého tématu problematiky překladačů a architektury procesorů. Jednalo se např. o konference CATC (Haifa, IZ), Conference on Advanced Distributed and Parallel Computing and Real-Time and Embedded Systems. Singapore 2010, IMAPS (Brno, CZ) nebo MEMICS (Brno, CZ). Podílí se rovněž na dvou patentech podaných v USA v roce 2013 a 2014.

V současné době je Vojtěch Mates zaměstnancem firmy Codasip s.r.o. jako vedoucí skupin pro vývoj konfigurovatelného překladače, tedy v problematice své disertační práce.

Jeho disertační práce splňuje požadavky kladené na doktorskou disertační práci a doporučuji komisi udělení titulu PhD.

V Brně dne 31.8.2015

prof. Ing. Tomáš Hruška, CSc.