

## Hodnocení vedoucího diplomové práce

**Student:** Buchta Petr, Ing.  
**Téma:** Framework pro vývoj aplikací na platformě ARM (id 17656)  
**Vedoucí:** Vašíček Zdeněk, Ing., Ph.D., UPSY FIT VUT

### 1. Informace k zadání

Cílem zadání bylo uvést nově navrženou platformu FITkit osazenou procesorem ARM a hradlovým polem FPGA do stavu, kdy ji bude možné prakticky používat nejen pro výukové účely. Zadání spočívalo v implementaci kanálu mezi PC a ARM a PC a FPGA tak, aby bylo možné nejen komunikovat s aplikací běžící uvnitř ARM i FPGA, ale také programovat FPGA. Při volbě komunikačního rozhraní a způsobu realizace byl kladen důraz na jednoduchost použití. Zadání bylo splněno bez výhrad. Náročnost lze spatřit v množství úsilí, které bylo nutné vynaložit na zprovoznění jednotlivých částí. Nad rámec zadání se podařilo vytvořit řešení, které umožňuje plnohodnotně pracovat s FPGA v rámci prostředí Xilinx, aniž by bylo nutné vlastnit JTAG kabel. Studentům se tak dostává do ruky platforma, která nemá na trhu obdoby.

### 2. Práce s literaturou

Student pracoval s literaturou aktivně, sám vyhledával a zpracoval relevantní zdroje informací. Jednalo se převážně o dokumentaci komponent použitých na kitu.

### 3. Aktivita během řešení, konzultace, komunikace

Student přistupoval k tématu velmi aktivně a své kroky pravidelně konzultoval. Na konzultace byl student vždy mimořádně připraven.

### 4. Aktivita při dokončování

Implementace i text práce byly dokončeny v dostatečném předstihu. Text práce byl konzultován a reflektuje připomínky vedoucího.

### 5. Publikační činnost, ocenění

Není známa.

### 6. Souhrnné hodnocení

**výborně (A)**

Vzhledem k příkladnému přístupu k řešení dané problematiky a rozšíření práce nad rámec zadání navrhuji z pohledu vedoucího souhrnné hodnocení stupněm A.

V Brně dne: 4. června 2015

.....  
podpis