

## Posudek vedoucího bakalářské práce

|                            |                                                                     |                         |
|----------------------------|---------------------------------------------------------------------|-------------------------|
| Ústav:                     | Ústav radioelektroniky                                              | Akademický rok: 2013/14 |
| Student(ka):               | <b>Tomáš Průša</b>                                                  |                         |
| Studijní program:          | Elektrotechnika, elektronika, komunikační a řídicí technika (N2643) |                         |
| Studijní obor:             | Elektronika a sdělovací technika (2612T018)                         |                         |
| Pedagogický vedoucí práce: | <b>prof. Dr. Ing. Zbyněk Raida</b>                                  |                         |
| Oponent bakalářské práce:  | <b>Ing. Tomáš Urbanec, Ph.D.</b>                                    |                         |

### Název diplomové práce:

Způsoby testování desek plošných spojů

### Celkové hodnocení diplomové práce

Předloženou diplomovou práci doporučuji k obhajobě.  
**Celkový počet bodů: 68**

#### Slovní hodnocení:

Student Tomáš Průša pracuje na ožívování desek a systémů s počítači a moduly typu PC již několik let. Za tu dobu získal mnohé zkušenosti, na jejichž základě se pokusil navrhnout metody testování desek, do kterých se tyto moduly PC vkládají.

Student se v rámci řešení bakalářské práce důkladně seznámil se vybranými vstupy a výstupy modulů CM-iTC, rozdělil je do skupin, určil typy možných chyb na testované desce a navrhnul způsoby jejich testování. V rámci práce definoval i charakteristiky těchto obvodů.

Dle mého názoru student částečně podcenil náročnost bakalářské práce a to se projevilo v obsahu práce, v jejím uspořádání a zpracování a v dosažených výsledcích. Ty jsou mnohdy obecné a nejdou do hloubky problému. I když dosažené výsledky, tj. návrh dvou druhů testerů a navržené metody testování vstupů a výstupů je smysluplný a pro praxi po dopracování použitelný, přesto nedošlo k řádnému ověření navržených obvodů a jedná se spíše o teoretickou práci.

#### Otázky k obhajobě:

Vysvětlíte postup měření dle obr. č 17, zdůvodněte jaký je celkový vstupní proud ze svorky C2 a nakreslete celkové blokové schéma měření VCC\_SBY v náhradním testeru?



Ing. Ivo Herman, CSc.  
Odborný vedoucí práce